

एससीएल डिवाइसों के उपयोग के साथ अनुप्रयोगों का विकास

एससीएल द्वारा मानक डिजिटल एवं इन्टरफेस डिवाइसेस, रेगुलेटर, डाटा कन्वर्टर, मेमोरीज और मैम्स संवेदकों का विकास किया गया है, जिसकी सूची नीचे दी गई है। LVDS ट्रांसमीटर, प्रोग्रामेबल लो ड्रॉप आउट रेगुलेटर, 8 स्टेज स्टैटिक शिफ्ट रजिस्टर, 8 बिट बफ़र(5V), रिंग ओसिलेटर, 64 चैनल एनॉलाग मक्स-डीमक्स और उपकरणीय एम्प्लिफायर जैसी डिवाइसों का विकास कार्य चल रहा है।

इन डिवाइसेस का उपयोग करते हुए संभावित अनुप्रयोगों के विकास के लिए, उनके क्षेत्रों की अभिरूचि अथवा अन्य क्षेत्रों के लिए जैसे: इंटरनेट ऑफ थिंग्स(IOT), में शैक्षणिक संस्थानों और अनुसंधान एवं विकास संगठनों की भागीदारी आमंत्रित है। एससीएल इन विकास संबंधी कार्य-कलापों/प्रयासों में सहायता प्रदान करेगा।

विस्तृत जानकारी के लिए कृपया संपर्क करें:

ग्रुप प्रमुख-परियोजना नियोजन समूह

ईमेल आईडी: gh_ppg@scl.gov.in

डिवाइसेस की सूची नीचे दी गई है:

I. मानक डिजिटल एवं इन्टरफेस डिवाइस

क्रम संख्या	डिवाइसेस
1	8-बिट बाइनरी काउंटर
2	8-बिट शिफ्ट रजिस्टर
3	8-बिट पैरलल से सीरियल कन्वर्टर
4	8- चैनल मक्स-डीमक्स
5	16-बिट बफ़र
6	16-बिट ट्रांससीवर
7	हैक्स शिफ्ट ट्रिगर इन्वर्टर
8	ऑक्टल बफ़र
9	क्वाड एलवीडीएस ड्राइवर
10	क्वाड एलवीडीएस रिसेवर
11	हैक्स बफ़र
12	क्वाड 2- इनपुट नैन्ड गेट
13	आरएस422 ट्रांससीवर
14	क्वाड आरएस422 ड्राइवर
15	आरएस485 ट्रांससीवर
16	सीरियलाइज़र

II. रेगुलेटर्स

क्रम संख्या	डिवाइसेस
1	लीनियर वोल्टेज रेगुलेटर 1.8 V, 150 mA
2	लीनियर वोल्टेज रेगुलेटर 1.8 V, 1.6 A
3	लीनियर वोल्टेज रेगुलेटर 1.2 V, 1.6 A
4	प्रोग्रामेबल बायस जनरेटर

III. डाटा कन्वरटर्स

क्रम संख्या	डिवाइसेस
1	24 - बिट सिग्मा डेल्टा एडीसी
2	रीकॉन्फिगरेबल डाटा एक्ज्यूजिशन सिस्टम(RDAS)
3	14-बिट, 10 एमएसपीएस पाइपलाइन एडीसी
4	14-बिट, 5 एमएसपीएस, लो पावर पाइपलाइन एडीसी
5	12-बिट, 8 एमएसपीएस, लो पावर पाइपलाइन एडीसी
6	12-बिट, 20 एमएसपीएस डीएसी

IV. मेमोरीज

क्रम संख्या	डिवाइसेस
1	असिंक्रोनस एसआरएएम 256Kb
2	सिंक्रोनस एसआरएएम 2Mb

V. मेम्स सेंसर्स

क्रम संख्या	डिवाइसेस
1	दाब सेंसर 0- 1 बार
2	ताप सेंसर पीटी 1000
3	आर्द्रता सेंसर 5 % - 95% RH